



HODNOCENÍ ZÁVĚREČNÉ KVALIFIKAČNÍ PRÁCE POSUDEK VEDOUCÍHO

Autor závěrečné práce: Bc. Milan Lochovský

Vedoucí práce: Ing. Tomáš Martinec, Ph.D.

Název práce: Univerzální dataloger

A. Úplnost abstraktu, klíčová slova odpovídají náplni práce	Výborně minus (1-)
B. Kvalita zpracování rešerše	Velmi dobře (2)
C. Řešení práce po teoretické stránce	Výborně minus (1-)
D. Vhodnost, přiměřenost použité metodiky	Výborně (1)
E. Úroveň zpracování výsledků a diskuse	Velmi dobře (2)
F. Vlastní přínos k řešené problematice	Výborně (1)
G. Formulace závěru práce	Výborně (1)
H. Splnění zadání (cílů) práce	Splněno
I. Skladba, správnost a úplnost citací literárních údajů	Výborně (1)
J. Typografická a jazyková úroveň (vč. pravopisu)	Dobře (3)
K. Formální náležitosti práce (struktura textu, řazení kapitol, přehlednost ilustrací)	Výborně (1)
L. Přístup studenta k řešení (samostatnost, aktivita...)	Velmi dobře (2)

Komentáře či připomínky:

Zadáním práce bylo navrhnout a realizovat univerzální dataloger, který by umožnil dlouhodobě ukládat a následně analyzovat komunikaci na různých sériových linkách. Praktickou část práce student splnil bez zásadních připomínek. Kvalita textu je ale bohužel kolísavá a spíše podprůměrná.

V první části práce student podrobně popisuje použité technologie. Popis má spíše populární formu, ale ilustrace ho vhodně doplňují a práce s citacemi je velmi dobrá. Bohužel se student nevyhnul faktickým chybám. Například s tvrzením, že většina používaných PLC je vybavena sběrnici RS232 (strana 12), nelze souhlasit. Dále jsou v textu například chybně uvedeny napěťové úrovně na lince RS232 (strana 13) nebo je popisována možnost používat sběrnici RS485 v režimu full duplex (strana 15).

Ve druhé části textu student popisuje praktickou část práce - specifikace požadavků, výběr použitých součástek, schema zapojení, návrh plošného spoje, vytvoření software. Tady student pracuje systematicky, jednotlivé body vysvětluje a zdůvodňuje. I zde však najdeme problematická místa, například zapojení (podle dokumentů firmy Atmel nepovinných) odporů mezi USB konektorem a procesorem je zdůvodněno nalezením podobných schemat na internetu.

Nejslabší stránkou textu je ale jazyková stránka. Text obsahuje řadu překlepů (např. strana 17 "FALSH" místo "FLASH", strana 18 slovo "například" nebo na straně 21 zkomolené "USB Implementers' Forum"). Řada vět začíná malým písmenem, čitelnost místy snižuje i velké množství krátkých vět.

...pokračuje na straně 2





Celkové zhodnocení:

Student ve své práci musel využít řadu znalostí a schopností z různých oblastí elektroniky a programování. Prokázal, že je schopný na základě stručného zadání přesně definovat požadavky, vybrat vhodné součástky a navrhnout schema. Dále navrhl plošný spoj, vyrobil prototyp zařízení a vytvořil pro něj i příslušný software dle zadání a to jak pro vestavěný procesor, tak i pro vizualizaci dat na PC. Vytvořené zařízení je funkční, návrh schematu a plošného spoje splňuje obvyklé kvalitativní požadavky. Bohužel student podcenil časovou náročnost vytvoření textové části práce a to se na její kvalitě negativně projevilo.

Otázky k obhajobě:

1. V práci jsou popsány dvě základní možnosti použití dataloggeru (prostý záznam a periodické vyčítání dat). Na jaké konkrétní úlohy je takové zařízení vhodné?

Celková klasifikace:

Práce splňuje požadavky na udělení akademického titulu, a proto ji doporučuji k obhajobě

Navrhuji tuto práci klasifikovat stupněm **Velmi dobře (2)**

V Liberci

dne 31.5.2016

Podpisem současně potvrzuji, že nejsem v žádném osobním vztahu k autorovi práce

.....
podpis vedoucího práce

